

en Fundamentos de Computadores

Antonio Martí-Campoy, Marina Alonso Díaz, María Engracia Gómez Requena,
Milagros Martínez, Floreal Acebrón, José Albaladejo, Vicente Atienza, Juan Carlos Cano, Lenin Lemus, Alicia Rubio
Departamento de Informática de Sistemas y Computadores
Palabras clave: Diseño de instrumentos de evaluación.

1. Contexto

- Primer curso, primer semestre
- Punto de control de la **Competencia Transversal 1 Comprensión e Integración**
- Definición: “percibir y tener una idea clara de lo que se dice, se hace o sucede, o descubrir el sentido profundo de algo”.

3. Diseño

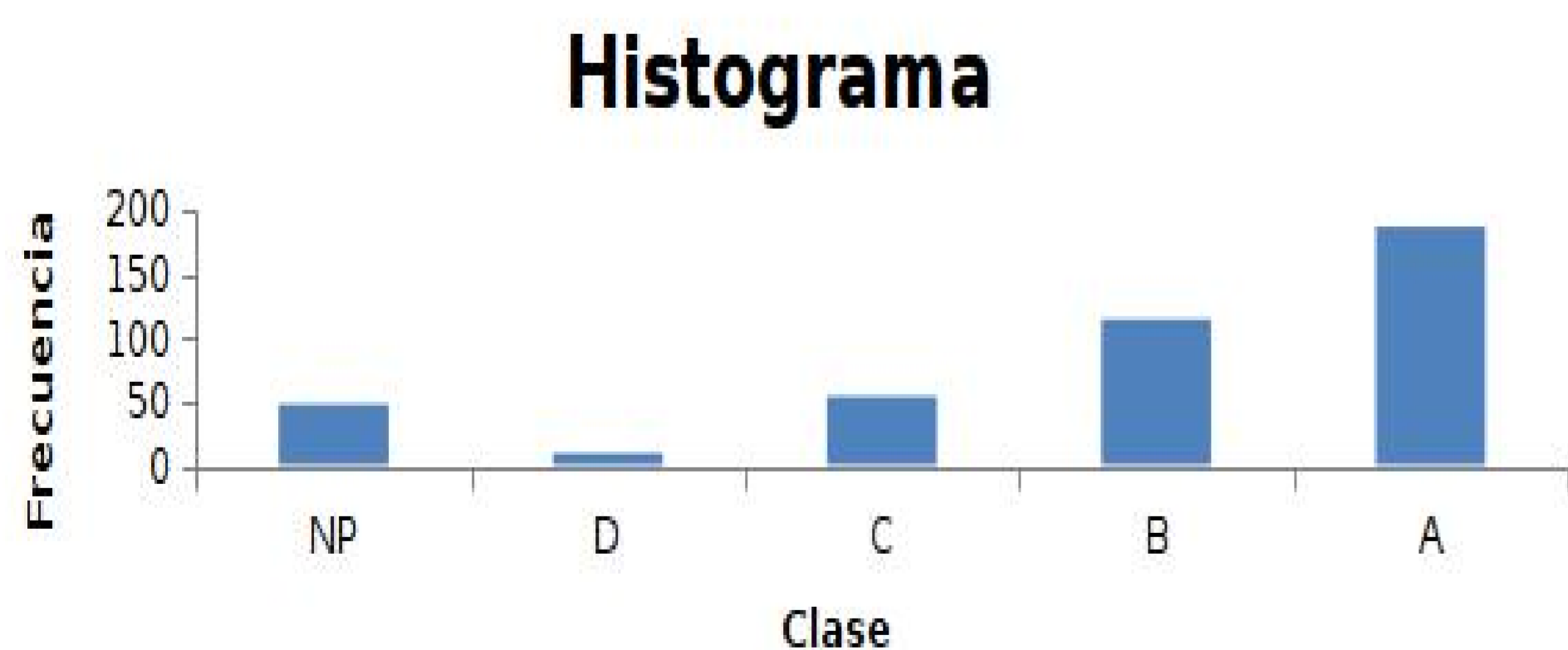
- Se trabajará y evaluará en las prácticas de laboratorio.
- Se utilizará la herramienta “Exámenes” de Poliformat con corrección.

5. Evaluación

Evaluación de la competencia: se suman los aciertos de las tres pruebas, y se utiliza la siguiente escala:

Aciertos	[0, 2]	[3, 6]	[7,10]	[11,12]
Nota	D	C	B	A

6. Resultados



7. Conclusiones

Los resultados muestran que las pruebas discriminan a los alumnos, por lo que los profesores se encuentran satisfechos con la experiencia. Sin embargo, se sigue trabajando en mejorar la evaluación, pero especialmente el aprendizaje de esta CT por parte de los alumnos.

2. Requisitos

- Nivel de dominio de la **competencia** para la asignatura: el nivel más básico, nivel 1.
- El temario de teoría está muy ajustado, por lo que es complicado introducir nuevas actividades.
- El número de grupos es de 10, por lo que se necesita una herramienta que permita realizar una evaluación homogénea en todos los grupos.

4. Implementación

Se han diseñado tres pruebas en Poliformat de tipo test donde la respuesta errónea resta. El alumno dispone con anterioridad de un boletín para cada práctica y debe leerlo antes de llegar al laboratorio. Una vez en el laboratorio debe responder a las preguntas que se le presentan para determinar el nivel de **comprensión e integración** de la práctica.

- Primera prueba: 4 preguntas. 12 minutos para responder. Cuestiones sobre puertas lógicas, circuitos integrados y la forma de verificar circuitos con el entrenador lógico.
- Segunda prueba: 4 preguntas. Sin temporizador. Cuestiones sobre biestables y la señal de reloj.
- Tercera prueba: 4 preguntas. Sin temporizador. Preguntas sobre el simulador MIPS.

	PLANIFICACIÓN TEMPORAL FCO				
	Lunes	Martes	Miércoles	Jueves	Viernes
05-09 SEPTIEMBRE	T1	T1	T1	T1	T1
12-16 SEPTIEMBRE	T2	T2	T2	T2	T2
19-23 SEPTIEMBRE	T2	T2	T2	T2	T2
26-30 SEPTIEMBRE	T3 P1 ExCT	T3 P1 ExCT	T3 P1 ExCT	T3 P1 ExCT	T3 P1 ExCT
03-07 OCTUBRE	T3 P2	T3 P2	T3 P2	T3 P2	T3 P2
10-14 OCTUBRE	T4 P3	T4	FESTIVO	T4	T4
17-21 OCTUBRE	T4 P4 ExCT	T4 P3	T4 P3	T4 P3	T4 P3
24-28 OCTUBRE	T5 P5	T5 P4 ExCT	T5 P4 ExCT	T5 P4 ExCT	T5 P4 ExCT
31 OCT-4 NOV	T5 P5 (martes)	FESTIVO	P5	P5	P5
07-11 NOVIEMBRE					
14-18 NOVIEMBRE	T6 Examen1	T6 Examen1	T6 Examen1	T6 Examen1	T6 Examen1
21-25 NOVIEMBRE	T6 Examen1	T6 Examen1	T6 Examen1	T6 Examen1	T6 Examen1
28 NOV-2 DIC	T6	T6	T6	T6	T6
05-09 DICIEMBRE	T6 P6	FESTIVO	T6 P6	FESTIVO	T6 P6
12-16 DICIEMBRE	T6 P7 Examen2 ExCT	T6 P6	T6 P7 Examen2 ExCT	T6 P6	T6 P7 Examen2 ExCT
19-23 DICIEMBRE	T6	T6 P7 Examen2 ExCT	T6	T6 P7 Examen2 CT	FESTIVO

LEYENDA: T (TEORÍA) / P (PRÁCTICA) / CT (EVALUACIÓN COMPETENCIA TRANSVERSAL)